

## **Artesyn stellt hocheffiziente, digitale DC/DC-Wandler im 1/8- und 1/4-Brick-Format für IT und Telekommunikation vor**

Artesyn Embedded Technologies stellte heute zwei neue digital geregelte DC/DC-Wandler vor, den [ADO300](#) und den [ADQ700](#), welche sich ideal für Telekommunikation, Computing und Server-Anwendungen eignen. Das Brick-Format und die Pin-Konfiguration beider Wandler entspricht dem DOSA-Standard für digitale Schnittstellen. Sie sind in Open-Frame-Ausführung oder mit Grundplatte erhältlich. Ihr hoher Wirkungsgrad und die hervorragende thermische Leistung ermöglichen den Betrieb von -40 °C bis 85 °C mit Luftkühlung – ganz so, wie die Hersteller von Hardware für Telekommunikation und Rechenzentren es inzwischen verlangen.

Die beiden neuen Wandler ermöglichen flexible und umfassende digitale Kommunikation über das PMBus® Command Protocol mit Regelungs- und Überwachungsfunktionen für Spannung, Strom, Temperatur und Meldung von Fehlerzuständen. Sie sind ideal als isolierte Wandler zur Versorgung nachgelagerter digitaler DC/DC-Wandler wie der [Serie LGA80D](#) von Artesyn oder [analoger Point-of-Load-Wandler](#).

### [ADO300: 300-W-Wandler im 1/8-Brick-Format](#)

Der ADO300 ist ein digital geregelter DC/DC-Wandler der neuen Generation mit einem Ausgang mit 1/8-Brick-Formfaktor und Pin-Konfiguration nach Industriestandard. Dieser Wandler eignet sich für einen Eingangsspannungsbereich von 36 bis 75 V, liefert bis zu 26 A Ausgangsstrom bei 11,7 V Ausgangsspannung und zeichnet sich durch sagenhafte 95,2 Prozent Wirkungsgrad bei voller Belastung und exzellente thermische Leistung aus. Der neue Wandler ADO300 verfügt über eine verbesserte Fähigkeit zum Pre-Bias-Startup, und für stromintensive Anwendungen erlaubt das automatische Droop Current Sharing das Parallelschalten zweier Netzteile.

### [ADQ700: 700-W-Wandler im 1/4-Brick-Format](#)

Der ADQ700 ist ein DC/DC-Wandler der neuen Generation mit einem Ausgang mit 1/4-Brick-Formfaktor und Pin-Konfiguration nach Industriestandard. Der DC/DC-Wandler eignet sich für einen Eingangsspannungsbereich von 40 bis 60 V und liefert

bis zu 58 A Ausgangsstrom bei 12 V Ausgangsspannung. Der für 50 Prozent Last typische ultrahohe Wirkungsgrad von 96 Prozent und die exzellente thermische Leistung sowie eine verbesserte Fähigkeit zum Pre-Bias-Startup machen ihn zum Wandler der Wahl für Daten- und Telekommunikationsanwendungen.

Der ADO300 und ADQ700 sind RoHS-6-konform, verfügen über Unter- und Überspannungsschutz am Eingang sowie Überspannungs- und Überstromschutz am Ausgang und vollen Übertemperaturschutz. Diese DC/DC-Bricks ergänzen Artesyns wachsendes [Portfolio an digitalen DC/DC-Wandlern](#), das bereits die 500-W-1/4-Brick-[Serie ADQ500](#) umfasst.

## **Über Artesyn Embedded Technologies**

Artesyn Embedded Technologies ist international führend in der Entwicklung und Herstellung hochzuverlässiger Stromversorgungs- und Embedded-Computing-Lösungen für eine breite Palette an Sektoren, z. B. Kommunikation, Computing, Medizintechnik, Verteidigungswesen, Luft- und Raumfahrt sowie Industrie. Seit mehr als 40 Jahren unterstützt Artesyn Kunden bei Risikominimierung und Verkürzung der Produkteinführungszeit mit Hilfe fortschrittlicher, kostengünstiger Lösungen für Netzwerktechnologie und Leistungswandlung. In zehn Entwicklungszentren, vier Fertigungszentren und zahlreichen Verkaufs- und Kundendienst-Niederlassungen hat Artesyn weltweit mehr als 20.000 Mitarbeiter.

Artesyn Embedded Technologies, Artesyn und das Logo von Artesyn Embedded Technologies sind Markenzeichen und Dienstleistungsmarken von Artesyn Embedded Technologies, Inc. Alle anderen hier genannten Namen und Logos sind Markennamen, Markenzeichen oder eingetragene Markenzeichen ihrer jeweiligen Eigentümer. © 2016 Artesyn Embedded Technologies, Inc. Alle Rechte vorbehalten. Vollständige AGB und rechtliche Hinweise unter [www.artesyn.com/legal](http://www.artesyn.com/legal).

### **Presse-Ansprechpartner:**

Shreekant Raivadera

+44 77 86 26 32 21

[shreek@sandstarcomms.com](mailto:shreek@sandstarcomms.com)